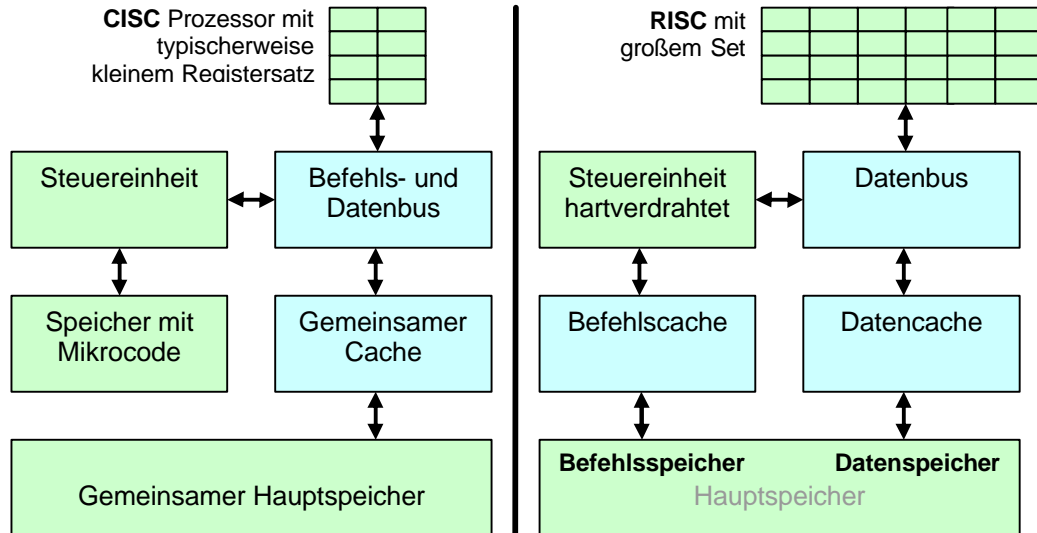


Gegenüberstellung der Architektur von CISC und RISC



Worin unterscheiden sich RISC und CISC besonders?

Eigenschaften	CISC	RISC
Register	Wenige (ca. 20)	Viele (bis zu 200)
Befehlssatz	Ca. 300 Befehle und mehr als 50 Befehlstypen	Nur rund 100 meist registerorientierte Befehle (außer LOAD / STORE)
Adressierungsarten	Ca. 12 verschiedene	Nur 3 bis 5 Arten Nur LOAD / STORE zum Speicher
Caches	Gemeinsame Caches Aber später auch getrennte	Getrennte Daten und Befehls-Caches nach Harvard
CPI	1 bis 20 Durchschnittlich 4	1 bei Basisoperationen im Schnitt 1,5
Befehlssteuerung	Mikrocode im Speicher Aber auch hartverdrahtet	Meistens hartverdrahtete Mikroprogramme ohne Mikroprogramm Speicher
Beispielprozessoren	Intel x86 AMD Cyrix	Sun UltraSparc PowerPC